

	<b>L #</b>	<b>Hit</b>	<b>Search Text</b>	<b>DB</b>
<b>1</b>	<b>L1</b>	<b>1297</b>	<b>29/840.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>999</b>	<b>29/830.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>2163</b>	<b>1 2</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>139</b>	<b>3 and (interposer\$1 translator adapter adaptor)</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>127</b>	<b>4 and (solder\$4 pb sn lead tin)</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>12</b>	<b>4 not 5</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>2024</b>	<b>3 not 4</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>Search Text</b>	<b>DBs</b>
<b>8</b>	<b>L8</b>	<b>363</b>	<b>7 and ((pb with sn) (lead with tin))</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>1800</b>	<b>3 not 8</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>1188</b>	<b>9 and solder\$4</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L11</b>	<b>147</b>	<b>10 and column\$2</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>101</b>	<b>11 not (4 8)</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>1041</b>	<b>10 not 11</b>	<b>USP AT; US-P GPU B</b>
<b>14</b>	<b>L14</b>	<b>416</b>	<b>13 and (through adj hole\$1)</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S arch Text</b>	<b>DB</b>
<b>15</b>	<b>L15</b>	<b>625</b>	<b>13 not 14</b>	<b>USP AT; US-P GPU B</b>
<b>16</b>	<b>L16</b>	<b>24</b>	<b>15 and (conductive adj via\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>17</b>	<b>L17</b>	<b>601</b>	<b>15 not 16</b>	<b>USP AT; US-P GPU B</b>
<b>18</b>	<b>L18</b>	<b>155</b>	<b>17 and (carrier (interconnect\$3 adj board\$1))</b>	<b>USP AT; US-P GPU B</b>
<b>19</b>	<b>L19</b>	<b>446</b>	<b>17 not 18</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>earch Text</b>	<b>DB</b>
<b>1</b>	<b>L1</b>	<b>1444</b>	<b>(361/767,768,769,771,803).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>1785</b>	<b>(174/262,263,264,266).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>5321</b>	<b>(257/698,723,737,738,772,778,779,785).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>8020</b>	<b>1 2 3</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>891</b>	<b>4 and @pd&gt;=20030322</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L8</b>	<b>143</b>	<b>5 and (lead with tin)</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L6</b>	<b>92</b>	<b>5 and (pb same sn)</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>earch Text</b>	<b>DB</b>
<b>8</b>	<b>L7</b>	<b>40</b>	<b>5 and (lead with pb)</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>104</b>	<b>8 not (6 7)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L11</b>	<b>1</b>	<b>10 and (lead with tin)</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L10</b>	<b>1</b>	<b>6198634.pn.</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>689</b>	<b>5 not (6 7 8)</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>94</b>	<b>12 and (interposer\$1 translator adapt\$1r)</b>	<b>USP AT; US-P GPU B</b>
<b>14</b>	<b>L14</b>	<b>595</b>	<b>12 not 13</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>earch Text</b>	<b>DB</b>
<b>15</b>	<b>L15</b>	<b>433</b>	<b>14 and solder\$4</b>	<b>USP AT; US-P GPU B</b>
<b>16</b>	<b>L16</b>	<b>119</b>	<b>15 and carrier\$1</b>	<b>USP AT; US-P GPU B</b>
<b>17</b>	<b>L17</b>	<b>119</b>	<b>16 not (6 7 8 13)</b>	<b>USP AT; US-P GPU B</b>
<b>18</b>	<b>L18</b>	<b>314</b>	<b>15 not 16</b>	<b>USP AT; US-P GPU B</b>
<b>19</b>	<b>L19</b>	<b>38</b>	<b>18 and (castellation\$1 grooves notch\$2)</b>	<b>USP AT; US-P GPU B</b>
<b>20</b>	<b>L20</b>	<b>239</b>	<b>18 and ((through adj hole\$1) via\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>21</b>	<b>L21</b>	<b>205</b>	<b>20 not 19</b>	<b>USP AT; US-P GPU B</b>